



## 作品提交及评分指南

### 作品提交截止日期:

1. 预赛 (设计文稿提交) : **2010年5月31日**  
(基本分: 第一、四、六部分; 加分题: 第二部分)
2. 复赛 (作品演示录像及最终设计文稿提交) : **2010年8月29日**  
(基本分: 第一、二、三、四、五、六、七部分)
3. 决赛 (设计实体提交) : **2010年9月17日**

### 提交要求:

1. 提交内容请参考 [资源下载]区的**参赛文稿模板** , 请于注册后依据注册 ID 号码登入网页, 提交设计文稿。
2. 大赛评审将于提交截止日期后, 依据在线所提交的设计文稿进行评分。
3. 编译的文字文件与仿真波形图, 均必须准确的展现设计作品的功能性。主办单位将有权要求参赛者提供设计的详细信息, 如 RTL...等。
4. 设计的演示须准确展现硬件之功能性。 评审将完整评估所有的设计的演示。

### 重要事宜:

1. 每一位入围复赛的参赛者, 均必须亲笔签署参赛设计著作权准许公开授权书。
2. 该档案一经签署并生效, 即确认参赛队伍在本次大赛过程中所提交的设计文稿、其它附属材料及演示数据, 均必须为原始创作设计, 并且没有侵犯到任何第三方知识产权。
3. 档案签署后, 提交的参赛文稿和其它附属材料的版权将转让予 Altera。
4. 参赛组员仍将可保留其的设计文稿和其它所有附属材料的复制、分发和再创作的权利。
5. Altera 作为本次大赛的主办单位, 将保留所有提交文稿的版权、大赛中所有设计及其文档的其它使用权。



**评分说明:**

1. Altera 专家评审，将对每一组参赛作品逐一进行评分。
2. 专家评审将依据以下表所指示的项目比重对作品进行评分。
3. 最高分的设计作品即荣获特等奖，得分位列第二第三的设计作品将获得一等奖，得分位列第四至第八的设计作品将获得二等奖，得分位列第九至第十六的设计作品将获得三等奖。再依照作品当中最优秀而选出 FPGA 内存设计创新奖、FPGA 电源设计创新奖，最佳 Linux 设计大奖 和优秀 Linux 设计大奖。

**表: Innovate Asia - 2010 亚洲创新设计大赛评分指南**

设计阶段	评分标准	得分	举例说明
设计概念	复杂性	5 分	- 设计采用了 RTOS - Nios 软核处理器共享以及内核间的通讯
		4 分	- 使用了 DSP 运算法则 - 实现了信息包的处理 - 实现了图形加速
		3 分	- 使用了超过 70% 的逻辑单元和片上内存 - 使用了复杂的 IP 核
		2 分	- 在 Avalon 总线上使用了两个以上的主设备
		1 分	- 使用了超过 50% 的逻辑单元和片上内存
		0 分	- 以上皆否
	功能性	5 分	- 在同一芯片上实现了自定义外设和自定义指令 - 充分利用 Nios 和 SOPC 的特点来实现设计功能，由此得到一个比其它竞争者更低成本的解决方案
		4 分	- 实现了自定义指令 - 实现了针对硬件加速的自定义外设
		3 分	- 实现了与硬件加速无关的自定义外设
		2 分	- 在 SOPC 总线上连接了 8 个以上的外设
1 分		- 在 SOPC 总线上连接了 5 个以上的外设	



		0 分	- 以上皆否
--	--	-----	--------

设计阶段	评分标准	得分	举例说明
设计实现	完整性	5 分	- 完成了 100%软件设计 + 100%硬件演示
		4 分	- 完成了 100%软件设计 + 80%硬件演示
		3 分	- 完成了软件调试以及硬件调试
		2 分	- 只完成了软件调试
		1 分	- 只完成了硬件调试
		0 分	- 以上皆否
提交文稿	完整性	5 pts	- 根据规定格式提交完整的设计文稿并附有图示及对最终设计的完整描述
		4 pts	- 根据规定格式提交完整的设计文稿
		3 pts	- 完整填写所有必要的部分、详细的设计描述以及设计性能描述
		2 pts	- 完整填写所有必要的部分 + 详细的设计描述
		1 pts	- 完整填写所有必要的部分: 设计概述, 功能描述, 性能参数, 以及设计结构
		0 pts	- 以上皆否* * 参赛者违反参赛规则, 将被取消其参赛资格。