

決賽須知

壹、 台灣區決賽：

本年度決賽即將友晶科技舉辦，參賽同學請盡早信預約發表時間。

- 選擇日期: 11/1 、 11/2 、 11/3 、 11/4 、 11/5

選擇時段：上午(09:00~12:00)、下午(02:00~05:00)。

- 請入選隊伍於 10/24 回覆本郵件，

將依照回覆的優先順序，我們替您安排具體時段。

- 每隊隊伍的展示時間如下：

15 分鐘的中文作品發表(可利用 PPT 或海報)、

10~15 分鐘的英文作品發表

5 分鐘給評審發問

- 決賽當天請穿著正式服裝出席。

- 比賽場地僅提供長桌，電源線，及海報展示架，如需特殊器材

請同學自行攜帶筆記型電腦以及所需要的設備，

如有困難，請再與我們聯繫。

- 在比賽進行時，歡迎指導老師在旁觀看，但不得給予指導。

- 地點：友晶科技股份有限公司。

住址：新竹縣竹北市福興東路一段 356 號。請參閱 [Google 地圖](#)

電話：03-5508800。

貳、兩岸總決賽：

2010 總決賽會將以前所未有的方式舉行，除了台灣區得獎隊伍將獲得獨特的獎

金獎品、更多的贊助廠商，Altera 會邀請最優秀的**前五組**(冠軍、亞軍及季軍)

隊伍前往北京清華，在第十屆國際編程會議中，與大陸前五名隊伍一決雌雄!

受邀的五組隊伍將會與會三天的時間，在這三天的會議中將有機會獲得各自的展示攤位，讓全球知名的教授看到您們的作品，並有機會受到中外媒體的採訪!

時間：2010 年 12 月 8 日

地點：北京清華大學

評分說明:

1. Altera 及友晶科技的專家評審，將對每一組參賽作品逐一進行評分。
2. 專家評審將依據以下表所指示的項目比重對作品進行評分。
3. 最高分的設計作品即榮獲冠軍，第二高分的設計作品將獲得亞軍，第三、第四與第五高分的設計作品則可以得到季軍。再依照作品當中最優秀而選出FPGA 記憶體設計創新獎、FPGA 電源設計創新獎及 FPGA 驗證設計創新獎。

表: Innovate Asia - 2010 亞洲創新設計大賽評分指南

(屆時再放入☺)